



FT60F12X Application Note

[Rev 0.1]

Peter.chen

1. 文档更改历史

日期	作者	版本	内容
2019-2-14	Peter.Chen	0.01	初版

FMD 保密文件，禁止外传

2. 详细说明

2.1 软件读 MSCKON[5:4]位为 0

- 适用芯片型号：
所有版本。
- 问题描述：
MSCKON 寄存器的第 4、5bit 由原先的空闲位修改为 PSRCAH[4:3]功能位，虽然数据能够写入寄存器，但是软件读这两位依然为 0。
- 解决方法：
软件要注意 PSRCAH[4:3]这两位只写，读返回 0。

2.2 在睡眠模式下，在 T2CKRUN 使能情况下，当 Timer2 的时钟源选择为非指令时钟，并且系统时钟为内部快时钟 HIRC 时，HIRC 在睡眠模式下不会被关闭

- 适用芯片型号：
所有版本。
- 问题描述：当 T2CKRUN 位为 1，T2CKSRC 选择非指令时钟（即 T2CKSRC≠000），并且系统时钟选择为内部快时钟时，则睡眠模式下快时钟 HIRC 不会被关闭。
- 解决方法：
要在睡眠下关闭 HIRC，可以把 T2CKSRC 清 0（上电默认值），或者把 T2CKRUN 清 0，以达到低功耗目的。

2.3 在睡眠模式下，在 T0CKRUN 使能情况下，且系统时钟为内部快时钟 HIRC 时，HIRC 不会被关闭

- 适用芯片型号：
所有版本。
- 问题描述：当 T0CKRUN 使能打开，且系统时钟选择的内部快时钟 HIRC，则无论 T0CKSRC 为何值，睡眠模式下 HIRC 都不会被关闭。
- 解决方法：
要在睡眠下关闭 HIRC，软件可把 T0CKRUN 清 0。

2.4 PWM 模块, 正常模式下 P1POL[6]控制 P1B, P1POL[5]位 P1A2NP 极性, 在刹车模式下 P1POL[5]控制 P1B, P1POL[6]控制 P1A2NP 极性

- 适用芯片型号:
所有版本。
- 问题描述: 正常模式下, P1POL[6]和 P1POL[5]分别控制 P1BP 和 P1A2NP, 但在刹车模式下, P1POL[5]控制 P1A2NP, P1POL[6]控制 P1BP。
- 解决方法:
软件配置时注意, 在刹车模式下 P1POL[6]和 P1POL[5]功能互换。